**Теми лабораторних занять**

заочна форма навчання

|  |  |  |
| --- | --- | --- |
| **№**  **з/п** | **Назва теми** | **Кількість**  **годин** |
| 1 | **Лабораторна робота 1. Структура опису об'єкта моделювання на VHDL. Операції у виразах.**  1. Структура опису об'єкта моделювання на VHDL.  2. Операції у виразах.  3. Практичне завдання. | 2 |
| 2 | **Лабораторна робота 2. Оператори призначення сигналу та конкретизації компонентів. Організація циклів.**  1. Оператори призначення сигналу та конкретизації компонентів.  2. Організація циклів.  3. Практичне завдання. | 2 |
| 3 | **Лабораторна робота 3. Середовище автоматизованого проектування Max+plus ІІ. Реалізація найпростіших логічних елементів на ПЛІС.**  1. Середовище автоматизованого проектування Max+plus ІІ.  2. Реалізація найпростіших логічних елементів на ПЛІС.  3. Практичне завдання. | 2 |
| **Разом за семестр** | | **6** |